**Архитектура компьютера**

**Контрольная работа модуль 9 (вариант 4)**

1. Пояснить различие между CISC и RISC архитектурой.
2. Пояснить, что понимается под структурой и форматом машинных команд.
3. Поясните особенности работы со стеком. Что понимается под вершиной стека?
4. Укажите назначение регистров общего назначения.
5. Перечислите основные способы адресации.
6. Что понимается под архитектурой и организацией компьютера?
7. Поясните назначение регистров процессора ЭВМ.
8. Особенности неймановской архитектуры.
9. Обмен данными в режиме DMA. Функции контроллера DMA.
10. Система ввода-вывода компьютера. Основные программные и аппаратные компоненты.
11. Адресная структура основной памяти и принципы размещения информации в ней.
12. ROM и RAM память.
13. Редукционные ЭВМ с управлением потоком запросов (demand driven)
14. SRAM и DRAM память.

15. Уровни представления аппаратного интерфейса.

16. Единое адресное пространство памяти и портов ввода-вывода.

17. Принцип однородности памяти.

18. Классификация аппаратных интерфейсов по режиму передачи информации.

19. Классификация каналов ввода- вывода.

**Внимание!**

**Ответы переслать на почту e-umail: tauslon@yandex.r**